

湖南长城银河科技有限公司 2023 届春季校园招聘简章

企业简介:

湖南长城银河科技有限公司 (GWG) 隶属于中国电子信息产业集团有限公司 (CEC), 是中国长城科技集团股份有限公司 (CGT) 旗下高新技术企业, 专业从事自主安全信息系统、数字集成电路、嵌入式系统和关键行业智能系统研发、生产与销售。公司拥有“长城银河”和“银河飞腾”两大技术品牌, 组建了国内顶尖的自主安全信息系统和数字集成电路研发团队、强大的售前/售后服务团队, 聚焦数字集成电路、嵌入式系统等领域开展研发、生产、销售、服务等系列业务, 致力于成为自主安全信息系统和集成电路领域的顶尖供应商和服务商。

公司现有员工近 240 人, 其中博士近 10 人, 获省市认证的各类高层次人才近 20 人, 构建了以省市级高精尖人才、科技创新人才、高层次人才为技术带头人, 创新型博士团队为领军人物的国内顶尖的自主安全信息系统和数字集成电路研发团队, 形成核心技术专利百余项, 已建成工程技术研究中心科技创新平台, 获得高新技术企业认定、ISO9001 质量管理体系认证等资质证书, 形成了自主信息系统、集成电路的生产、销售、服务全方位能力。



公司办公楼



中电软件园园区环境

岗位介绍:

一、数字电路设计工程师 (5 名)

薪资面议/长沙/本科及以上学历

需求专业:

计算机科学与技术、微电子学与固体电子学、电子科学与技术、集成电路设计、电子信息工程、通信工程、软件工程等相关专业

岗位职责:

- 1.参与目标芯片的需求分析;
- 2.参与功能模块设计大纲编写, 项目中的部件逻辑设计开发;
- 3.参与设计模拟与仿真, 与验证人员进行交互, 进一步完善逻辑设计, 修改设计缺陷;
- 4.参与项目设计过程中各阶段的评审;
- 5.利用后端提供时序参数, 实施逻辑后端仿真, 确保达到项目设计指标要求;

6.参与编写、生成用于芯片测试的测试激励，与测试人员配合完成芯片成片的测试工作；

7.编制、归档完整的模块设计文档、激励代码等。

岗位要求:

- 1.熟悉硬件描述语言 (Verilog) 以及 EDA 工具软件的使用;
- 2.熟悉计算机硬件、计算机体系结构;
- 3.熟悉 VLSI 设计及 IC 设计流程;
- 4.熟悉 Linux 操作系统及 Perl、Tcl 等脚本语言基本应用;
- 5.具有良好的团队合作意识,较强的沟通能力,有责任心,细致严谨,勤奋好学。

二、数字电路验证工程师 (5名)

薪资面议/长沙/本科及以上学历

需求专业:

计算机科学与技术、微电子学与固体电子学、电子科学与技术、集成电路设计、电子信息工程、通信工程、软件工程等相关专业

岗位职责:

- 1.参与目标芯片的需求分析;
- 2.参与功能模块验证大纲编写,项目中的部件逻辑验证;
- 3.参与设计模拟与仿真,与设计人员进行交互,协助完善功能点,提高覆盖率;
- 4.参与项目验证过程中各阶段的评审;
- 5.利用后端提供时序参数,实施逻辑后端仿真,确保达到项目设计指标要求;
- 6.参与编写、生成用于芯片测试的测试激励,与测试人员配合完成芯片成片的测试工作;
- 7.编制、归档完整的模块验证文档、激励代码等。

岗位要求:

- 1.熟悉硬件描述语言 (Verilog) 以及 EDA 工具软件的使用;
- 2.熟悉计算机硬件、计算机体系结构;
- 3.熟悉 VLSI 设计及 IC 设计流程;
- 4.熟悉 Linux 操作系统及 Perl、Tcl 等脚本语言基本应用;
- 5.具有良好的团队合作意识,较强的沟通能力,有责任心,细致严谨,勤奋好学。

三、微系统设计工程师 (3名)

薪资面议/长沙/本科及以上学历

需求专业:

计算机科学与技术、微电子学与固体电子学、电子科学与技术、集成电路设计、电子信息工程、通信工程、软件工程等相关专业

岗位职责:

- 1.参与功能模块设计大纲编写,项目中的部件逻辑设计开发;
- 2.与验证人员进行交互,进一步完善逻辑设计,修改设计缺陷;
- 3.主要方向:数字芯片和 ASIC 芯片设计、芯片封装工程与 PISI、芯片原型测试、芯片质量及可靠性测试、处理器内核开发;
- 4.及时编写各种设计文档和标准化资料,理解并认同公司的开发流程、规范和制度,实现资源、经验共享。

岗位要求:

- 1.熟悉模拟或数字芯片设计和验证方法学;
- 2.熟悉 VHDL/Verilog、SV 等数字芯片设计及验证语言;

- 3.了解芯片设计验证基本知识，如代码规范、工作环境和工具、典型电路（异步、状态机、FIFO、时钟复位、memory、缓存管理等）；
- 4.具备数字芯片综合（SYN）/时序分析（STA）经验、40nm/28nm 等电路设计及回片测试经验、FPGA 设计或验证优先；
- 5.具备独立工作能力和解决问题的能力、善于沟通，乐于合作，热衷新技术，善于总结分享，喜欢动手实践。

四、微系统验证与测试工程师（3名）

薪资面议/长沙/本科及以上

需求专业:

计算机科学与技术、微电子学与固体电子学、电子科学与技术、集成电路设计、电子信息工程、通信工程、软件工程等相关专业

岗位职责:

- 1.参与功能模块验证大纲编写，项目中的部件逻辑设计开发；
- 2.与设计人员进行交互，协助完善逻辑设计；
- 3.主要方向：数字芯片和 ASIC 芯片验证、芯片封装工程与 PISI、芯片原型测试、芯片质量及可靠性测试、处理器内核开发与测试；
- 4.及时编写相关文档和标准化资料，理解并认同公司的开发流程、规范和制度，实现资源、经验共享。

岗位要求:

- 1.熟练掌握 Verilog / SystemVerilog 语言；
- 2.熟练使用 VCS 或 Ncverilog 等 EDA 模拟工具；
- 3.熟悉 UVM 验证方法学并能灵活运用；
- 4.熟练掌握 C/C++语言和汇编语言；
- 5.有编程和调试经验或熟悉 Xilinx、Altera 的 FPGA 开发流程者优先；
- 6.具备独立工作能力和解决问题的能力、善于沟通，乐于合作，热衷新技术，善于总结分享，喜欢动手实践。

五、可测性设计工程师（3名）

薪资面议/长沙/本科及以上

需求专业:

计算机科学与技术、微电子学与固体电子学、电子科学与技术、集成电路设计、电子信息工程、通信工程、软件工程等相关专业

岗位职责:

- 1.制定项目的 DFT 设计方案以及优化流程；
- 2.与前端设计人员进行交互，完成时序约束文件的编写以及综合工作；
- 3.与后端设计人员进行交互，完成时序约束文件的优化以及完成后端仿真等；
- 4.与测试人员配合完成芯片成片的测试工作；
- 5.撰写项目的工程文档。

岗位要求:

- 1.熟悉计算机硬件、计算机体系结构；
- 2.熟悉可测性设计及 IC 设计流程；
- 3.熟悉 Linux 操作系统及 Perl、Tcl 等脚本语言基本应用；
- 4.具有良好的团队合作意识，较强的沟通能力，有责任心，细致严谨，勤奋好学。

六、物理设计工程师（5名）

薪资面议/长沙/本科及以上

需求专业:

计算机科学与技术、微电子学与固体电子学、电子科学与技术、集成电路设计、电子信息工程、通信工程、软件工程等相关专业

岗位职责:

- 1.物理设计模块设计工作;
- 2.物理设计 FloorPlan 布局;
- 3.与基板工程师交互 Bump 优化信息;
- 4.与前端工程师和可测性设计工程师交互时序信息;
- 5.撰写项目的工程文档。

岗位要求:

- 1.精通 C 语言, 熟悉硬件描述语言 (Verilog) 以及 EDA 工具软件的使用;
- 2.熟悉 Linux 操作系统及 Perl、Tcl 等脚本语言基本应用;
- 3.熟悉数字电路基础, 会 2 种以上程序语言, 有 pcb 基板 layout 基础优先。

七、封装基板设计工程师 (4 名)

薪资面议/长沙/本科及以上

需求专业:

计算机科学与技术、微电子学与固体电子学、电子科学与技术、集成电路设计、电子信息工程、通信工程、软件工程等相关专业

岗位职责:

- 1.绘制芯片基板;
- 2.参与物理设计 Bump 调整优化;
- 3.给设计的芯片基板制作 PCB Layout 指南和 demo;
- 4.撰写项目的工程文档。

岗位要求:

- 1.精通 1 种以上 layout 软件使用, cadence 优先;
- 2.精通 1 种以上仿真软件使用, cadence 优先;
- 3.具备较好的电路基础知识;
- 4.有 pcb layout 经验优先;
- 5.有高速电路设计和仿真经验优先;
- 6.会 1 种以上程序语言优先。

八、硬件工程师 (4 名)

薪资面议/长沙/本科及以上

需求专业:

计算机科学与技术、微电子学与固体电子学、电子科学与技术、集成电路设计、电子信息工程、通信工程、软件工程等相关专业

岗位职责:

硬件工程师-逻辑设计

- 1.逻辑设计, BOM 输出, PCB 检查和指导;
- 2.方案设计和编写, 设计报告输出;
- 3.协助进行后期调试, 以及相关硬件问题解决。

硬件工程师-PCB 设计

- 1.PCB 布局布线, PCB 设计检查;
- 2.Gerber 输出, 工程文件确认。

岗位要求:

- 1.熟悉 Capture CIS、HDL、AD 或者其他设计软件;
- 2.熟悉计算机接口规范;
- 3.熟练使用焊接工具和测试工具;
- 4.熟悉 Office 办公软件。

硬件工程师-PCB 设计

- 1.熟练使用 PCB 设计工具;
- 2.熟悉 PCB 生产工艺;
- 3.具有良好的团队合作意识,较强的沟通能力,有责任心,细致严谨,勤奋好学。

九、DSP 工程师 (2 名)

薪资面议/长沙/本科及以上

需求专业:

计算机科学与技术、微电子学与固体电子学、电子科学与技术、集成电路设计、电子信息工程、通信工程、软件工程等相关专业

岗位职责:

- 1.完成 DSP 相关高速接口应用程序开发、底层驱动编写;
- 2.完成相关产品一致性测试,完善和相关器件适配性功能验证,通过逻辑分析仪抓取底层波形,了解运行过程及机理;
- 3.给客户及相关接口完整设计方案。

岗位要求:

- 1.熟悉 CCS-IDE 环境;
- 2.熟悉 SRIO、PCIE、DDR、GMAC 等底层协议;
- 3.熟练使用高速示波器、逻辑分析仪等辅助工具,会评判眼图质量;
- 4.有较好的沟通表达能力。

十、驱动软件工程师 (2 名)

薪资面议/长沙/本科及以上

需求专业:

计算机科学与技术、微电子学与固体电子学、电子科学与技术、集成电路设计、电子信息工程、通信工程、软件工程等相关专业

岗位职责:

- 1.基于对嵌入式微处理器中各个硬件模块和 IO 模块的理解,完成驱动软件的开发;
- 2.完成指定软件模块的设计与实现,调试与优化;
- 3.完成相关测试软件的设计与实现;
- 4.按照公司的项目开发和质量管理的要求,完成项目中的相关文件、代码的编写。

岗位要求:

- 1.熟练使用 C 语言,python 语言;
- 2.熟练使用 Linux 的编程环境;
- 3.熟练掌握 linux 下的 shell 脚本编程;
- 4.熟练掌握 Linux 内核的驱动开发和移植;
- 5.熟练使用一种软件代码版本管理工具,例如 GIT。

十一、应用软件工程师 (3 名)

薪资面议/长沙/本科及以上

需求专业:

计算机科学与技术、微电子学与固体电子学、电子科学与技术、集成电路设计、电子信息工程、通信工程、软件工程等相关专业

岗位职责:

- 1.在嵌入式软件平台、linux 平台、windows 平台上，完成各类应用软件的开发；
- 2.在多节点、多核、向量计算单元等硬件平台上，开发共性能并发应用程序；
- 3.按照公司的项目开发和质量管理的要求，完成项目中的相关文件、代码的编写。

岗位要求:

- 1.熟练使用 C/C++语言，python 语言；
- 2.熟练掌握 Eclipse 的 IDE 开发；
- 3.熟练掌握 QT 编程；
- 4.熟练掌握 BS 架构的 web 应用编程；
- 5.熟练使用一种软件代码版本管理工具，例如 GIT。

十二、技术支持工程师 (5 名)

薪资面议/长沙/本科及以上

需求专业:

计算机科学与技术、微电子学与固体电子学、电子科学与技术、集成电路设计、电子信息工程、通信工程、软件工程等相关专业

岗位职责:

- 1.根据产品技术规格要求和测试规范进行产品参数和功能测试；
- 2.负责芯片驱动程序调试；
- 3.DSP 远程及现场技术支持。

岗位要求:

- 1.熟悉数电模电、微机原理、嵌入式处理器原理及应用开发相关知识，CET-4；
- 2.熟悉 C 语言/汇编语言；
- 3.熟练使用常见的测量仪器，如万用表、示波器等；
- 4.有较强的学习能力和抗压能力；善于沟通，注重团队合作。

福利待遇:

- 1.七险一金: 五险一金+补充医疗保险+意外伤害险;
- 2.周末双休, 享受法定节假日、带薪年假;
- 3.月绩效奖金、年终奖;
- 4.节假日福利: 春节、端午节、中秋节、妇女节、国庆节、六一等过节福利及物资;
- 5.健康体检、生日津贴、用餐补贴、交通补贴、通讯补贴、高温补贴、防寒补贴、生育福利等;
- 6.长沙人才新政补贴: 本科 1.2 万, 研究生 2 万, 博士 3 万;
- 7.长沙人才购房补贴: 硕士 3 万, 博士 10 万;
- 8.弹性工作时间 (上班前后各 1 个小时弹性时间) ;
- 9.各种丰富的文化活动: 篮球、羽毛球、足球等健身运动、员工拓展活动;
- 10.竞争力薪酬: 具备完善的职级体系, 有年度职级调整机会。

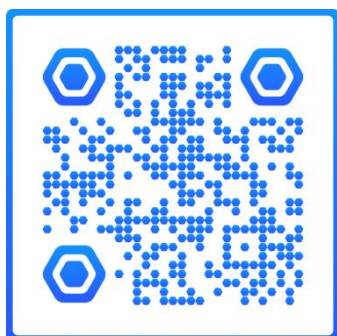
校招联系人 : 蒋女士

联系电话: 17872298651

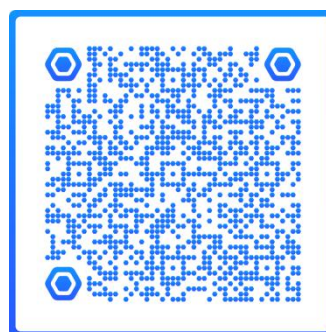
网申通道: <http://nxw.so/5GR0Y>

联系邮箱: gwghr@hngwg.com

联系地址: 湖南省长沙市高新区尖山路 39 号中电软件园 1 期 15 栋



扫码了解更多福利、岗位信息



扫码进行国聘网申